

INFORMAZIONI PERSONALI

Marco Cesati✉ cesati@uniroma2.it

Data di nascita 14 gennaio 1966 | Nazionalità Italiana

ESPERIENZA PROFESSIONALE

Luglio 2024 – oggi

Imprenditore

Luglio 2024

Socio fondatore della startup DotX Automation s.r.l.

Novembre 2025

Amministratore e responsabile del settore sicurezza in Epigenesys s.r.l., di cui è socio fondatore

Marzo 2000 – Ottobre 2025

Ricercatore universitario

Ricercatore universitario per il settore scientifico disciplinare ING-INF/05. Ricercatore confermato da marzo 2003. Afferente al Dipartimento di Ingegneria Civile e Ingegneria Informatica dell'Università degli Studi di Roma "Tor Vergata".

Marzo 1998 – Marzo 2000

Borsista post-dottorato

Borsista post-dottorato presso il Dipartimento di Informatica, Sistemi e Produzione, Facoltà di Ingegneria, Università degli Studi di Roma "Tor Vergata"

Settembre 1996 – Settembre 1997

Borsista Consiglio Nazionale delle Ricerche

Borsista del C.N.R. in qualità di studente post-dottorato presso il Dipartimento di Informatica, Sistemi e Produzione, Facoltà di Ingegneria, Università degli Studi di Roma "Tor Vergata"

Gennaio 1996 – Dicembre 1996

Consulente informatico

Consulente informatico esterno per il Dipartimento di Scienze dell'Informazione, Facoltà di Scienze Matematiche, Fisiche e Naturali, Università degli Studi di Roma "La Sapienza"

Ottobre 1992 – Ottobre 1995

Studente di dottorato di ricerca

Studente di dottorato di ricerca presso il Dipartimento di Scienze dell'Informazione, Facoltà di Scienze Matematiche, Fisiche e Naturali, Università degli Studi di Roma "La Sapienza". Nel 1994: studente visitatore presso Computer Science Department, University of Victoria, British Columbia, Canada

Gennaio 1992 – Dicembre 1992

Borsista Consiglio Nazionale delle Ricerche

Borsista del C.N.R. in qualità di laureando presso il Dipartimento di Scienze dell'Informazione dell'Università degli Studi di Roma "La Sapienza"

Settembre 1990 – Settembre 1991

Servizio militare

Servizio militare di leva nell'Arma delle Trasmissioni: attività di programmatore e analista di reti e sistemi presso la Scuola delle Trasmissioni della Cecchignola (Roma)

TITOLI DI STUDIO

1992-1995 Dottorato di Ricerca in Ingegneria Informatica

Dipartimento di Scienze dell'Informazione, Università degli Studi di Roma "La Sapienza"

Esame finale in data 26/11/1996

PhD thesis: *Structural Aspects of Parameterized Complexity*

1987-1992 Laurea in Matematica

Dipartimento di Matematica, Facoltà di Scienze Matematiche, Fisiche e Naturali, Università degli Studi di Roma

Conseguita il 17/03/1992, voto: *centodieci/110 e lode*

Tesi: *I teoremi di Robertson e Seymour: il problema dei cammini disgiunti*

ATTIVITÀ DIDATTICA

2001 – 2026 Corsi universitari (affidamento)

- 2021,2023,2025 Corso magistrale di *Analisi del Malware* della Facoltà di Ingegneria dell'Università di Roma "Tor Vergata"
- 2009-2013,2019-2020,2022,2024 Corso magistrale di *Sistemi Embedded e Real-Time* della Facoltà di Ingegneria dell'Università di Roma "Tor Vergata"
- 2019-2025 Corso di *Automi e Linguaggi* della Facoltà di Ingegneria dell'Università di Roma "Tor Vergata"
- 2013-2019 Corso magistrale di *Sistemi Operativi Open-Source, Embedded e Real-Time* della Facoltà di Ingegneria dell'Università di Roma "Tor Vergata"
- 2012-2019 Corso di *Sistemi Operativi* della Facoltà di Ingegneria dell'Università di Roma "Tor Vergata"
- 2008-2012 Corso di *Architetture dei Calcolatori* della Facoltà di Ingegneria dell'Università di Roma "Tor Vergata"
- 2001-2008 Corso di *Reti di Calcolatori* della Facoltà di Ingegneria dell'Università di Roma "Tor Vergata"
- 2003 Corso per il dottorato di ricerca XVIII ciclo in Informatica e Ingegneria dell'Automazione *Programmazione in Assembler e Reverse Engineering dei programmi*, Facoltà di Ingegneria, Università degli Studi di Roma "Tor Vergata"
- 2002 Unità di *Fondamenti di Informatica*, corso di Laurea Triennale in Tecnico Ortopedico, Università Cattolica del Sacro Cuore e Università di Roma "Tor Vergata"

1997-2001 Corsi universitari (collaborazione alla didattica)

- 1997-2001 Corso di *Sistemi Operativi* della Facoltà di Ingegneria dell'Università degli Studi di Roma "Tor Vergata" (docente responsabile prof. D. P. Bovet)
- 2000 Corso di *Reti di Calcolatori* della Facoltà di Ingegneria dell'Università degli Studi di Roma "Tor Vergata" (docente responsabile prof. D. P. Bovet)
- 1999-2000 Corso di *Fondamenti di Informatica* della Facoltà di Ingegneria dell'Università degli Studi di Roma "Tor Vergata" (docente responsabile prof. G. F. Italiano)

1996-2011 Corsi di formazione aziendale (docenza)

- 2018-2024 Corso COAD (analisi di tecniche di offuscamento e protezione del codice) (resp. scient. M. Cesati), per la Presidenza del Consiglio dei Ministri
- 2009-2011 Corso *Reverse Engineering dei programmi* (resp. scient. prof. D. P. Bovet), per la Presidenza del Consiglio dei Ministri
- 2011 Corso *Amministrazione di Sistemi Linux* (resp. scient. prof. D. P. Bovet), per la Presidenza del Consiglio dei Ministri

- 2011 Corso *Programmazione di base in linguaggio C* (resp. scient. prof. D. P. Bovet), per la Presidenza del Consiglio dei Ministri
- 2011 Corso *Programmazione avanzata ed ottimizzazione dei programmi* (resp. scient. prof. D. P. Bovet), per la Presidenza del Consiglio dei Ministri
- 2011 Corso *Programmazione parallela e distribuita* (resp. scient. prof. D. P. Bovet), per la Presidenza del Consiglio dei Ministri
- 2010 Corso *Programmazione in ambiente Linux multi-core per applicazioni real-time POSIX* (resp. scient. prof. D. P. Bovet), per MBDA Italia S.p.A.
- 2009 Corso *Programmazione parallela con MPI* (resp. scient. prof. D. P. Bovet), per lo Stato Maggiore della Difesa
- 2002–2009 Corso *Programmazione in Assembler e Reverse Engineering* (resp. scient. prof. D. P. Bovet), per lo Stato Maggiore della Difesa
- 2002–2008 Co-organizzatore e docente del *Linux Kernel Hacking Free Course*, tenuto per le aziende dell'area romana presso la Facoltà di Ingegneria dell'Università degli Studi di Roma "Tor Vergata"
- 2008 Corso *Programmazione in linguaggio C ed applicazioni crittografiche* (resp. scient. prof. D. P. Bovet), per lo Stato Maggiore della Difesa
- 2006 Corso *Linux Kernel Hacking* (resp. scient. prof. D. P. Bovet), per Atmel S.p.A., Roma
- 2005 Corso *Linux Kernel Hacking* (resp. scient. prof. D. P. Bovet), per AIS-Exprivia, Roma
- 1996–1998 Corsi di formazione aziendale organizzati dalla fondazione FORMIT. Argomenti: automazione d'ufficio, interrogazione di basi di dati relazionali con linguaggio SQL, utilizzo di Internet

ABILITÀ E COMPETENZE

Lingua madre Italiano

Altre lingue	COMPRESIONE		PARLATO		PRODUZIONE SCRITTA
	Ascolto	Lettura	Interazione	Produzione orale	
Inglese	C1	C2	B2	C1	C2
Tedesco	A1	A1	A1	A1	A1

Livelli: A1 e A2: Utente base – B1 e B2: Utente autonomo – C1 e C2: Utente avanzato
[Quadro Comune Europeo di Riferimento delle Lingue](#)

PUBBLICAZIONI SELEZIONATE

Monografie

- 2005 D. P. Bovet, M. Cesati, *Understanding the Linux Kernel, 3rd edition*, O'Reilly Media, Inc., Sebastopol (CA), ISBN 0-596-00565-2, 942 p., 2005
- 2002 D. P. Bovet, M. Cesati, *Understanding the Linux Kernel, 2nd edition*, O'Reilly & Associates, Inc., Sebastopol (CA), ISBN 0-596-00213-0, 766 p., 2002
- 2000 D. P. Bovet, M. Cesati, *Understanding the Linux Kernel, 1st edition*, O'Reilly & Associates, Inc., Sebastopol (CA), ISBN 0-596-00002-2, 702 p., 2000

Riviste internazionali

- 2023 M. Cesati (2023). A New Idea for RSA Backdoors. *CRYPTOGRAPHY*, 7(3), 45, doi: 10.3390/cryptography7030045.
- 2020 M. Cesati, F. Scatozza, D. D'Arcangelo, G.c. Antonini-Cappellini, S. Rossi, C. Tabolacci, et al. (2020). Investigating serum and tissue expression identified a cytokine/chemokine signature as a highly effective melanoma marker. *CANCERS*, 12(12) doi: 10.3390/cancers12123680
- 2008 E. Betti, D. P. Bovet, M. Cesati, R. Gioiosa (2008). Hard Real-Time Performances in Multiprocessor-Embedded Systems Using ASMP-Linux. *EURASIP JOURNAL ON EMBEDDED SYSTEMS*, vol. 2008, p. 1-16, ISSN: (1687-3955, doi: 10.1155/2008/582648

- 2003 M. Cesati (2003). The Turing Way to Parameterized Complexity. *JOURNAL OF COMPUTER AND SYSTEM SCIENCES*, vol. 67, p. 654-685, ISSN: 0022-0000
- 2002 M. Cesati (2002). Perfect Code is W[1]-complete. *INFORMATION PROCESSING LETTERS*, vol. 81(3), p. 163-168, ISSN: 0020-0190
- 2001 D. P. Bovet, M. Cesati (2001). A Real Bottom-Up Operating System Course. *OPERATING SYSTEMS REVIEW*, vol. 35(1), p. 48-60, ISSN: 0163-5980
- 1997 M. Cesati, M. Di Ianni (1997). Computational Model for Parameterized Complexity. *MATHEMATICAL LOGIC QUARTERLY*, vol. 43, p. 179-202, ISSN: 0942-5616
- 1997 M. Cesati, L. Trevisan (1997). On the Efficiency of Polynomial Time Approximation Schemes. *INFORMATION PROCESSING LETTERS*, vol. 64(47), p. 165-171, ISSN: 0020-0190
- 1996 M. Cesati, M. Fellows (1996). Sparse Parameterized Problems. *ANNALS OF PURE AND APPLIED LOGIC*, vol. 82, p. 1-15, ISSN: 0168-0072

Congressi internazionali

- 2020 R. Gioiosa, B.o. Mutlu, S. Lee, J.s. Vetter, G. Picierno, M. Cesati (2020). The Minos Computing Library: Efficient parallel programming for extremely heterogeneous systems. In *Proceedings of the 13th Annual Workshop on General Purpose Processing Using Graphics Processing Unit* (pp.1-10). New York : The Association for Computing Machinery. doi: 10.1145/3366428.3380770
- 2020 P. Santucci, E. Ingrassia, G. Picierno, M. Cesati (2020). MemShield: GPU-Assisted Software Memory Encryption. In *International Conference on Applied Cryptography and Network Security ACNS 2020, part II* (pp.323-343). Heidelberg : Springer, Cham. doi: 10.1007/978-3-030-57878-7_16
- 2015 M. Cesati, R. Mancuso, E. Betti, M. Caccamo (2015). A memory access detection methodology for accurate workload characterization. In: *Proceedings of 2015 IEEE 21st International Conference on Embedded and Real-Time Computing Systems and Applications*. p. 141-148, ISBN: 978-1-4673-7855-0, 2015, doi: 10.1109/RTCSA.2015.30
- 2013 R. Mancuso, R. Dudko, E. Betti, M. Cesati, M. Caccamo, R. Pellizzoni (2013). Real-time cache management framework for multi-core architectures. In: *2013 IEEE 19th Real-Time and Embedded Technology and Applications Symposium (RTAS)*. p. 45-54, Institute of Electrical and Electronics Engineers (IEEE), ISBN: 9781479901869, Philadelphia, Pennsylvania, USA, 2013, doi: 10.1109/RTAS.2013.6531078
- 2011 R. Ge, R. Gioiosa, F. Bellosa, T. Boku, Y. Chen, C.-. Cher, M. Cesati, et al. (2011). High-performance, power-aware computing - HPPAC. In *IEEE International Symposium on Parallel and Distributed Processing Workshops and Phd Forum* (pp.795-795). IEEE. doi: 10.1109/IPDPS.2011.401
- 2010 B. Goel, S. McKee, R. Gioiosa, K. Singh, M. Bhadauria, M. Cesati (2010). Portable, scalable, per-core power estimation for intelligent resource management. In: *International conference on green computing - conference proceedings*. Chicago, IL, 2010, vol. *International Conference On Green Computing - Conference Proceedings*, p. 135-146, Red Hook, NY, USA:IEEE, ISBN: 978-1-4244-7613-8, doi: 10.1109/GREENCOMP.2010.5598313
- 2009 E. Betti, M. Cesati, R. Gioiosa, F. Piermaria (2009). A Global Operating System for HPC Clusters. In: *Proceedings of the 2009 IEEE International Conference on Cluster Computing*. New Orleans, LA, USA, Aug. 31, 2009-Sept. 4, 2009, p. 1-10, IEEE, ISBN: 978-1-4244-5012-1, doi: 10.1109/CLUSTR.2009.5289191
- 2007 Engelman, G. Pennella (2007). Distributed Real-Time Computing with Harness. In: *PVM/MPI - Proceedings of the 14th European PVM/MPI Users' Group Meeting (EuroPVM/MPI)*. LECTURE NOTES IN COMPUTER SCIENCE, vol. 4757, p. 281-288, BERLIN, HEIDELBERG:Springer, ISBN: 978-3-540-75415-2, ISSN: 0302-9743, Paris, France, September 30 - October 3, 2007, doi: 10.1007/978-3-540-75416-9_39
- 1998 M. Cesati, M. Di Ianni. (1998). Parameterized Parallel Complexity. In: *4th International ACM/IFIP Euro-Par Conference on Parallel Processing*. September 1998, vol. LNCS 1470, p. 892-896
- 1995 M. Cesati, M. Di Ianni (1995). Optimal deadlock prevention in dynamically routed networks. In: *Proceedings of Parallel and Distributed Computing*. Kuwait City, Kuwait, March 13-15 1995
- 1995 M. Cesati, H. T. Wareham (1995). Parameterized Complexity Analysis in Robot Motion Planning. In: *25th IEEE Int. Conf. on Systems, Man and Cybernetics*. March 1995